

Graduado/a o Máster en Ingeniería Informática, Telecomunicaciones, Electrónica o titulaciones afines

Descripción del Puesto:

En **D+T Microelectrónica AIE** buscamos incorporar un/a **Ingeniero/a de Firmware y Sistemas Embedded** para participar en proyectos de alto contenido tecnológico en el ámbito de la microelectrónica, los sistemas embebidos y las arquitecturas de procesamiento avanzadas.

La persona seleccionada trabajará en el desarrollo de firmware y software de bajo nivel, principalmente sobre arquitecturas **RISC-V**, sistemas **multicore**, entornos **Linux embedded** y plataformas basadas en **FPGA**.

El puesto se enmarca en una colaboración tecnológica estratégica con empresas del ecosistema nacional de semiconductores, incluyendo iniciativas vinculadas a **OpenChip**, por lo que ofrece la oportunidad de participar en proyectos punteros de diseño y desarrollo de soluciones avanzadas de computación.

Responsabilidades Principales:

Actividades principales

La persona incorporada participará en:

- Desarrollo de firmware para plataformas basadas principalmente en **RISC-V**.
- Programación y optimización de software para sistemas **multicore**.
- Desarrollo sobre sistemas operativos **Linux**, especialmente en entornos embedded.
- Implementación, integración y depuración de **drivers**.
- Puesta en marcha y validación de plataformas hardware/software.
- Trabajo conjunto con equipos de arquitectura, hardware y verificación.
- Desarrollo y pruebas en sistemas embedded basados en **FPGA**.

Requisitos y habilidades requeridas

Perfil ideal

Esta posición es ideal para una persona recién graduada o con primeros años de experiencia que quiera orientar su carrera hacia el desarrollo de firmware, sistemas embebidos, arquitecturas RISC-V y tecnologías hardware/software de nueva generación.

Buscamos una persona con:

- Titulación de Grado o Máster en Informática, Telecomunicaciones, Electrónica o similar.
- Conocimientos sólidos de programación en **C/C++**.
- Interés o experiencia en desarrollo de firmware y software de bajo nivel.
- Conocimientos de arquitectura de computadores y sistemas embebidos.
- Familiaridad con entornos **Linux**.
- Capacidad para trabajar en equipo en proyectos técnicos multidisciplinares.
- Motivación por aprender y desarrollarse en el ámbito de los semiconductores y la computación avanzada.

Se valorará positivamente

- Conocimientos de desarrollo hardware.
- Experiencia o formación en **SystemVerilog**.
- Experiencia con plataformas **FPGA**.
- Conocimientos de buses, periféricos, interrupciones y memoria en sistemas embebidos.
- Experiencia con toolchains RISC-V, bootloaders, kernels Linux o BSPs.
- Familiaridad con herramientas de depuración, simulación y verificación.

Condiciones de trabajo

- Incorporación a proyectos tecnológicos de alto impacto.
- Trabajo en un entorno relacionado con microelectrónica, RISC-V, FPGA y sistemas embedded.
- Colaboración con equipos altamente especializados.
- Posibilidad de crecimiento profesional en un sector estratégico y en expansión.
- Participación en iniciativas conectadas con el ecosistema de semiconductores y computación avanzada impulsado por **OpenChip**.
- Contrato eventual a tiempo completo (40 horas/semana)
- Trabajo presencial, con posibilidad parcial de teletrabajo y horario flexible.
- Periodo de prueba de 3 meses
- Salario según titulación y experiencia acreditada
- Fecha tentativa de inicio: 17 de agosto de 2026

Cómo presentar su candidatura

Las solicitudes deberán enviarse a rrhh@dtm.es indicando el puesto en el asunto del mensaje. El correo deberá incluir una carta de presentación donde se muestre el ajuste del perfil de la persona al perfil solicitado y un CV actualizado.

Fecha límite para la presentación de candidaturas: 24 de julio de 2026

Esta oferta puede consultarse en: [Trabaja con nosotros - D+T Microelectrónica A.I.E](https://www.dtm.es/trabaja-con-nosotros/) <https://www.dtm.es/trabaja-con-nosotros/>